### PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-138844

(43)Date of publication of application: 20.05.1994

(51)Int.CI.

3/36 G09G G02F 1/133

(21)Application number: 04-289763

(71)Applicant:

KYOCERA CORP

(22)Date of filing:

28.10.1992

(72)Inventor:

**FUKUSHIMA TATSUYUKI** 

### (54) GRADATIONAL DISPLAY DEVICE

(57)Abstract:

PURPOSE: To easily realize many kinds of gradational display by the simplified device by dividing a dot matrix as a basic unit of display by specific size and turning ON or OFF its

signal lines.

CONSTITUTION: The pixels of the display device are not constant in area, but divided in 1/2:1/4:1/8... area proportion, and any of the divided dots is regarded as one dot. Namely, the dots which are divided into 1/2 occupy a half of the area size of basic units of display which are put together in one block, the dots which are divided into 1/4 occupy a half of the area of the dots divided into 1/2, and the dots which are divided into 1/8 occupy a half of the areas of the dots divided into 1/4; and signal lines are connected from the respective dots to an image read circuit. Then each dot is switched between a lighting state and a nonlighting state with a command from the image read circuit.

			Ų	.) 		<del> </del>		
í/i:			10			1/2		
1/4	1/8	<b>'</b> 4	94,	1/8	1/8	1 <sub>j</sub> nij.	1/2	

(6) 1/2 ′½ 沒

#### **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

•

# Japanese Publication for Unexamined Patent Application No. 6-138844/1994 (Tokukaihei 6-138844)

## A. Relevance of the above-identified Document

This document has relevance to the claim 1 of the present application.

### B. Relevant Passages of the Document

See the English abstract attached hereto.

٠

•9

(15)(19)日本国特許庁 (JP)

(\*) ধ 架 照特 4

特開平6-138844

(11)特許出願公開番号

(43)公開日 平成6年(1994)5月20日

技術表示個所

FI		
斤内整理番号	7319—5G	9226-2K
微別記号		5 7 5
	3/36	1/133
(51)Int.Cl.	0000	C 0 2 F

蘇査請求 未請求 請求項の数1(全 5 頁)

(21)出版番号	特 <b>順平4—289763</b>	(71)出題人 00000653	. 229900000
日間田(22)	平成4年(1992)10月28日		<b>京セフ株式会仕</b> 京都府京都市山科区東野北井ノ上町 5 番地 の22
		(72)発明者	福島 建之 服本県龍本市西原17目13番13号 日本通 信システムビル 京セラ株式会社龍本事業 所内

# (54)【発明の名称】 階調表示按照

2. 1/4・・・1/2』 (nは自然数) に分割し、簡 茶化された回路によって多階調表示が実現できることを [自的] 本発明は、ドットマトリクスの表示面積を1/ (51) [要約]

目的とする。

1/4:1/8・・・のように面積を分割し、その分割 されたドットがどれも1ドットとして見做される。それ ぞれのドットから信号ラインが画像部出し回路に接続さ れ、画像説出し回路からのオンまたはオフの指令によっ てこれらのドットが点灯状態あるいは非点灯状態に切り 【構成】表示装置の調素の面積を一定とせずに1/2:

換えられる。

₽ \$ %-3 \$ ₹ <u>.~</u> %\_ 5 \*

3

. <b>%</b>
<u>بر</u>
25
76.
*
×′
*
7,4

[特許語水の範囲]

合体を1/2、1/4・・・1/2n (nは自然数)の 面積比を持つドットの集合体とし、その各ドット単位毎 って点灯状態あるいは非点灯状態に任意に切り換えられ 【請求項1】ドットマトリクス扱示パネルの階調を制御 **rる時調表示装置において、そのドットマトリクスの集** ご配設された信号ラインをオンまたはオフすることによ ることを特徴とする階調表示装配。

[発明の詳細な説明]

[000]

[産業上の利用分野] 本発明は、ドットマトリクスの表 に分割し、簡素化された回路によって多時調表示が実現 示面積を1/2、1/4・・・1/2n (nは自然数) できるようにした路淵表示装置に関する。

[0002]

液晶を介在して直交配置したマトリクス型表示パネルに 【従来の技術】 大型化、高精細化の傾向にある階調表示 ンピュータの表示装置や産業機器の表示端末として注目 おいては、面積階調によって多階調を表現する場合、表 って中間調を汲見していた。例えば、縦3両茶、横3画 た場合、1両素のみをONにした場合、最後には9画業 **装置の分野において、特に液晶表示装置がパーソナルコ** されつつある。複数のデータ電極と複数の走査電極とを 示装置のなかの同じ形状をした画茶を複数個まとめてそ のまとまりの中の画業をONまたはOFFすることによ 表の9. 画業を一まとめにして、全ての画業をOFFにし 全てをONLた場合の10段階の階調が表現できる。

ージメモリ20に書き込まれる。次に画像説出し回路3 0によってそのイメージメモリ20に格納されている要 [0003] 従来の装置構成としては、図4で示される ように表示データが画像書き込み回路10によってイメ 示データが読み出され、変換回路50によって表示用に **変換されたデジタル画素データとして従来の平面表示パ** ネル70に表示される。

タがD/Aコンバータによってアナログデータに変換さ 画像設出し回路30によって読み出されたデジタルデー **【0004】また、CRT60に表示される場合には、** れてから、CRT60に表示される。

[0005]

) な階調表示装置にあっては、同じ形状をした画案を集 「発明が解決しようとする課題】しかしながら、このよ かた面積階調では、一まとめにプロックとしてまとめら れた画茶の内、いくつの画茶をONに設定したかが階間 の値を決め、ONまたはOFFにされた両姿のまとめた 過去の中かの位置については略調には無関係であるため に、一まとめにブロックとしてまとめられた面素数分プ ラス1段階の階調のみしか表現できない。同じ形状をし た画家を集めた面積階調では、一まとめのブロックとし てまとめられたものが表示の基本単位になるため見かけ の分解能が落ちる。

使用するため,n(正の整数)の2乗に1を加えた数し。 では、安見できる階割数は通常正方形の画表の集まりを か表現できない。一方、表示画像の階調表示が2進数で [0006] 同じ形状をした画案を集めた面積階劃のみ 表現された場合、従来の表示装置とそのまま接続するこ とはできず、欲算が必要になるという問題がある。

[0000]

【課題を解決するための手段】本発明は、これらの課題 を解決するためのものであり、ドットマトリクス装示パ ネルの路調を制御する路調表示装置において、そのドッ (nは自然数)の面積比を持つドットの集合体とし、そ の各ドット単位毎に配設された信号ラインをオンまたは オフすることによって点灯状態あるいは非点灯状態に任 トマトリクスの集合体を1/2、1/4・・・1/2n **寛に切り換えられる階調表示装配を提供する。** 

[8000]

のn乗分の1の面積比を持つドットに分割された扱示パ [作用] 本発明は、このように一まとめのブロックとし てまとめられた表示の基本単位のドットマトリクスを2 ネルを有し、そのドット単位毎に信号ラインが配設され ている構成になっている。したがって、その信号ライン をオンまたはオフすることによってその信号ラインに対 **応するドットが点灯状態あるいは非点灯状態に切り換え** られるためにハード構成が従来のものより簡素化され

[6000]

明をする。図1は本発明の一実施例を示す階調表示装置 [実施例] 以下、本発明の実施例について図を用いて説 のブロック図であり、図2は従来の路額表示装置で削除 された回路部分を示すプロック図であり、図3は本発明 の表示パネルを示す図であり、図4は従来の階調表示装 費のブロック図である。

[0010] 図1において、図4で示される部材と同一 部材は同一番号を付している。図1と図4とを比較する と明らかなように本発明の階調表示装置には従来の階調 表示装置で示される変換回路50が不必要になったこと

れるような表示パネルが用いられている。この表示パネ ルはシステム機器の用途に応じて (a) でも (b) でも [0011] このことを実現するためには、図3で示さ そのシステムに最適な表示パネルが用いられてよい。 が大きな特徴の一つである。

[0012] 図3にもとずいてこの表示パネルの説明を /4:1/8・・・のように面積を分割し、その分割さ り、1/2に分割されたドットは一まとめのブロックと してまとめられた表示の基本単位の内の半分の面積サイ ズを占め、1/4に分割されたドットはその1/2に分 切されたドット面積の半分を示している。1/8に分割 行う。 表示装置の画案の面積を一定とせずに1/2:1 れたドットがどれも1ドットとして見做される。つま

されたドットは1/4に分割されたドット面積の半分を

3

3

するときには、1/2ドット、1/4ドット、1/8ド 示される位置が異なっている。以上のことより、従来の **附開及示装置で示されている変換回路50によって表示** 示している。このようにドット数としては3 ドットを示 しているが、それぞれのドットから信号ラインが画像器 0からの指令によってこれらのドットが点灯状態あるい は非点灯状態に切り換えられる。例えば、全面積が点灯 ットの金てのドットがオンのときであり、このときの面 から7/8までの8階調が3価類の画器を使うだけで正 強に没見できる。図3の(a)および(b)はそれぞれ **図2にもとずいて説明を行う。図4で示される画像説出** 帝国器データ51と木平画器カウンタ52および鹿直画 用し回路30と接続されている。その画像器用し回路3 4、7/8=1/2+1/4+1/8の計算により、0 区分された面積は同じサイズを示しているけれども、姿 附調を実現してきた。この変換回路50のブロック図を れ、デジタル画案データとしてIピット毎に従来の平面 表示パネルを用い、さらにそのドット単位ごとに信号ラ 2/8=1/4, 3/8=1/4+1/8, 4/8=1 し回路 3 0 によったイメージメモリから競女出された殺 **幕カウンタ53とが表示パターン生成回路54に入力さ** ら、本発明の階調投示装置によれば、一まとめのブロッ クとしてまとめられた表示の基本単位のドットマトリク スを2の n 乗分の 1 の面積比を持つドットに分割された インが接続されているためにその信号ラインをオンまた 的は1/2+1/4+1/8=7/8となる。1/8、 /2,5/8=1/2+1/8,6/8=1/2+1/ **安示パネル70に出力され、扱示される。しかしなが** 

変換回路50を使用せずに多くの種類の階調表示が簡単

ズ毎に分割され、そのドット単位毎に信号ライン中央処 オフすることによってその信号ラインに対応するドット ハード構成が従来のものより簡素化された装置によって 【発明の効果】以上説明したとおり、本発明は、このよ うに一まとめのブロックとしてまとめられた状示の基本 **明装置からの指令によってその信号ラインをオンまたは** が点灯状態あるいは非点灯状態に切り換えられるために 単位のドットマトリクスを2のn乗のドット数分のサイ 多くの種類の階調表示が簡単に実現できる。

【図面の簡単な説例】

【図1】 本発明の一実施例を示す階調表示装置のプロッ ク国である。

[図2] 従来の時間表示装置で削除された回路部分を示 すブロック図である。

【図4】従来の階調表示装置のプロック図である。 【図3】本発明の表示パネルを示す図である。

[作号の説明]

10 画像書き込み回路

20 イメージメモリ

直像器出し回路 30

ターシンに V/O 10

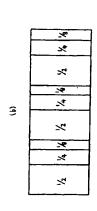
炎換回路 5 0

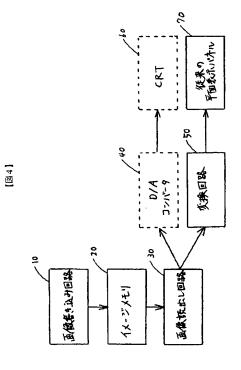
オオフするだけで、従来の時間表示数配で示されている

平面表示いない 在発明の CRT \_ 図 コンパータ Š 世会からか田部 単矢院式の回路 イメージメモリ

(6-44-646) 表示八月一八生天回路 6~44条压重重 ٤3 赤面平の表彰 [図2]  $\widehat{\Xi}$ **Z**4 OL -"干景面示法 14 Ŀ

[[8]3]	- 1		./
		_	7.
	(0)	ď.	<b>1</b>
			1/8
		ų,	1/8
			1/4
		ď.	٧,
			٠, الم
			1/4





(2)

			<u>ļ.</u>
	.÷		
		the second second	
			·-·- » ··· ···
			*
		•	
			٠
			*
			•,
	·		
			-
	•		
,			
•			